

КПІ ім. Ігоря Сікорського
03056, Київ-56,
вул. Політехнічна, 16,
корпус №12

Декану факультету
електроніки
проф. Жуйкову В.Я.

Шановний Валерію Яковичу!

Компанія «Genesys» (укр. ТОВ «ГЕНЕСІС»), яка займається контрактною розробкою інтегральних мікросхем на замовлення, провела експертизу проекту освітньо-професійної програми бакалаврського рівня «Електронні мікро- і наносистеми та технології» за спеціальністю 153 «Мікро- та наносистемна техніка», представленої кафедрою електронної інженерії ФЕЛ.

Структура програми та її зміст у цілому відповідають вимогам щодо кваліфікації фахівців бакалаврського рівня за зазначеною спеціальністю. У програмі відображені як фундаментальні основи, так і сучасні тенденції розвитку мікро- та наноелектроніки різноманітного призначення. У характеристиках освітньої програми детально прописані зміст предметної області, яка вивчається, та компетенції фахівця, який освоїть програму.

Враховуючи розвиток сучасних інформаційних технологій та вдосконалення маршрутів проектування інтегральних мікросхем, пропонуємо включити до програми вивчення засобів автоматизованого проектування всесвітньо відомих компаній. Зокрема, наступні: 1. Комплекс програмних засобів для автоматизації розробки електронних пристроїв, створення мікросхем і друкованих плат, моделювання перехідних процесів, підготовки виробництва – від компаній Cadence Design Systems та Silvaco (обидві - США) 2. Сертифікований у Європі набір програмних продуктів для вирішення задач фізичної верифікації PowerDRC/LVS від POLYTEDA (Україна). Також необхідно забезпечити викладання відповідних дисциплін матеріально-технічною базою, ліцензійним програмним забезпеченням та його технічною підтримкою.

Компанія «Genesys» готова й надалі співпрацювати з кафедрою електронної інженерії ФЕЛ, докладати зусиль до покращення якості освіти, її адаптації до потреб промислових підприємств та ринку праці.

Дата: 25.06.2020

Генеральний директор



к.т.н. М.Б. Груданов